マーカス・ダースタッド

ウェブ・マーケティング責任者

トランスクリプト ビデオ #1

タイトル：オキカ・デバイス技術紹介

リンク：https://www.youtube.com/watch?v=0v9LnAFrbE0

スクリプト：

00:02: オキカ・デバイスは、フィールドプログラマブルアナログアレイ分野における業界リーダーです。パイリントン、モトローラ、アノダイムの先駆的な研究を基盤とし、ジョージア工科大学とソフィアテックの最先端技術を統合することで、アナログソリューションの固有の効率性とデジタルの再プログラム可能性の柔軟性を融合させています。当社のフレックスアナログ製品は、スイッチキャパシタ技術と完全差動アナログ信号チェーンを活用し、動的に再構成可能なアナログ信号処理プラットフォームを実現します。

00:30 アナログ専門知識を持たない設計者でも、オキカの設計ソフトウェアを使用すれば、40種類以上の構成可能アナログモジュール（CAM）ライブラリからアプリケーション特化回路を迅速に組み立てられます。回路は、1個、2個、または4個のFPAチップを搭載したApexまたはPIA開発ボードで即時テスト可能です。Apex開発ボードにはマイクロコントローラが組み込まれており、時間変動利得適応ゲイン制御やソフトウェア定義フィルタなど、ソフトウェア制御によるアナログ機能のプロトタイピングが可能です。

00:58 当社のフィルタ設計ツールを使用すれば安定した高次フィルタを実装でき、システム内で特性を調整可能です。回路動作中に新たな回路パラメータをロードでき、ほぼ瞬時に新パラメータへ切り替わります。回路ビルディングブロックとシミュレーションツールの組み合わせにより、設計者はカスタム集積回路設計にかかる莫大な費用と時間をかけずに、カスタムアナログ信号プロセッサを作成できます。当社のSOC製品は利用可能なオンチップリソースを大幅に拡張し、同一アーキテクチャ内でプログラマブルアナログ回路とプログラマブルデジタル回路を相互に連携させ、マイクロコントローラと共有アナグリソースを追加します。

01:34 生物学的に着想を得たニューロモーフィック回路を念頭に開発されたため、スイッチファブリックさえもアナログプログラマブルであり、極めてエネルギー効率の高い信号分類器を実現します。ジョージア工科大学で開発されたキーワード検出の事例では、SOC FPAの消費電力はマイクロワット単位であり、同等の性能を実現するデジタル処理のミリワット単位と比較して、1万分の1の電力削減率を達成しています。

01:59 USBプログラマブル開発ボードは複数のアナログ入出力を提供し、技術評価を即時可能にします。SOC技術の拡張性と継続的な設計手法の改善により、先進的なシリコンプロセスノードへの迅速な展開が可能となり、信号帯域幅とアレイ密度の飛躍的向上が期待されます。フレックスアナログ製品は現在、多様な民生用ソナーシステム、交通監視レーダーシステム、センサーアナログフロントエンド、アナログ制御ループに採用されています。

02:28 フレックスアナログチップの配列を用いた研究により、連立方程式の解法におけるアナログ演算の利点が実証されました。FPAASのプログラム可能性により、外部接続を再配線することなく新たな方程式を解くことが可能です。多数のキャビネットとSOC製品、ルーティングの柔軟性がアナログ演算能力を飛躍的に強化し、量子回路向けに開発された興味深いアルゴリズムの一部が、まもなく構成可能なアナログ回路で実現可能となるでしょう。

02:54 オキカデバイスは、産業用IoT製品開発者、インテリジェントセンサーメーカー、アナログコンピューティング・量子コンピューティング・確率的コンピューティング分野の研究者、そして先進的なアナログ信号処理の専門家との提携を歓迎します。特にアナログコンピューティングやニューラルネットワークを追求する企業にとって、当社とのパートナーシップや共同研究は非常に魅力的であると確信しています。